



인드라닐 사카(Indranil Sarkar) 박사 파트너

□ Washington, D.C. Boston, MA □ 202-638-6504 617-956-5996 □ sarkar@fr.com

소개

Fish & Richardson의 워싱턴 D.C.와 보스턴 사무소의 파트너인 인드라닐 사카(Indranil Sarkar) 박사는 전기공학과 컴퓨터공학 분야를 중심으로 전략적 특허 소송출원과 고객 상담 업무를 진행합니다. 사카 박사는 혁신적인 기술을 분석하고, 발명 범위를 확인하며, 보호 전략 수립을 위해 관련 특허 분야를 검토하고, 특허 초안 작성과 특허 출원을 진행하며, 개인 발명가부터 포춘(Fortune)지 선정 50대 기업에 이르기까지 다양한 고객의 특허 포트폴리오를 관리합니다. 사카 박사는 대규모의 다국적 포트폴리오를 다루며, PPH(특허심사하이웨이)와 ASPEC(아세안 국가 간 특허심사 협력) 등을 통해 관련 관할권 내에서의 신속한 소송 진행 등 전 세계에서 통일된 소송 전략의 수립 경험이 풍부합니다. 그뿐 아니라, 경쟁사의 지식재산 포트폴리오 평가를 통해 자유실시 조사를 진행하여 잠재적으로 불리할 수 있는 상황을 피하기 위한 전략을 수립하여 고객에게 지식재산의 상업화 및 집행에 대한 조언을 제공해 드립니다. 재발행 출원 초안 작성과 절차 진행에 관한 전문성으로 무효심판 분야에 상당한 경력을 보유하고 있습니다.

사카 박사는 무선 기술 분야와 신호 및 이미지 처리, 블록체인, 영상 코딩, 컴퓨터 아키텍처, 바이오메트릭스, 의료 장비 및 소프트웨어 분야 기술에 주안점을 두고 있습니다. 특히 H.264 및 MPEG-4 동영상 코딩 표준 관련 사안과 5G 무선 표준을 중심으로, 표준필수특허(SEP) 초안 작성과 특허 출원에 있어 폭넓은 경험을 쌓았습니다.

법조계로 진출하기 전 사카 박사는 신호 및 이미지 처리 분야 연구원으로 근무했습니다. 펄스 압축 코드와 다양한 레이더, 통신, 의료, 이미지 처리 애플리케이션을 위한 부정합 필터에 관한 연구로 박사 학위를 받았습니다. 사카 박사는 저명한 국제 학술지인 IEEE 트랜잭션 항공우주 및 전자 시스템(IEEE Transactions on Aerospace and Electronic Systems)과 엘스비어 신호 처리(Elsevier Signal Processing), 엘스비어 디지털 신호 처리(Elsevier Digital Signal Processing) 등에서 검토 역할을 맡은 바 있습니다. 모교인 인도 비스베스바라야 국립공대(Visvesvaraya Technical University)의 학생들을 위해 박사 논문 검토 역할을 꾸준히 이어오고 있습니다.

서비스

- 특허
- 무효심사

전문 분야

- 디지털 헬스
- 전기 및 컴퓨터 기술
- 하드웨어
- 의료 장비
- 전기 통신

학력

영국 서퍽 대학교 로스쿨(Suffolk University Law School), 2018

지적재산 세부전공, 법학박사

Dean's List 수상, 계약법, 기업 및 법조 윤리 분야 법학상

우등 졸업 (*cum laude*)

미국 뉴욕주립대 버펄로캠퍼스(State University of New York at Buffalo), 2007

전기공학, 박사

미국 뉴욕주립대 버펄로캠퍼스(State University of New York at Buffalo), 2004

전기공학, 석사

인도 비스베스바라야 공대(Visvesvaraya Technological University), 2002

전자통신공학, 학사(우등)

자격

- 2020 컬럼비아 특별구
- 2018 매사추세츠주
- 2009 미국특허청(37 CFR 11.9(b)에 따른 인정)

언어

- 영어
- 힌디어
- 벙골어

주요 활동

특허

- 미국 특허번호 7,492,312 공동발명자 "Multiplicative Mismatched Filters for Optimum Range Sidelobe Suppression in Barker Code Reception."
- 미국 특허번호 7,843,382 공동발명자 "Mismatched Filter."

주요 학술지 출판물

I. Sarkar, T. Poonnen, & A.T. Fam. (2009년 8월). "Area and power efficient mismatched filters based on sidelobe inversion," Signal Processing Vol. 89 No. 8, p.1550~1556

A.T. Fam & **I. Sarkar**. (2008년 2월). "A New Class of Interlaced Complementary Codes Based on Components with Unity Peak Sidelobes," Signal Processing, Vol. 88, No. 2, p. 307~314

I. Sarkar & A.T. Fam. (2008년 1월). "Multiplicative mismatched filters for sidelobe suppression in Barker codes," IEEE Transactions in Aerospace and Electronic Systems, Vol. 44, No. 1, p. 349~359

I. Sarkar & M. Bansal. (2007년 8월). "A Wavelet Based Multi-Resolution Approach to Solve Stereo Correspondence Problem Using Mutual Information" IEEE Transactions on Systems, Man and Cybernetics, Part B., Vol. 37, No. 4, p. 1009~1014

I. Sarkar & A.T. Fam. (2006년 11월). "The interlaced chirp Z transform," Signal Processing, Vol. 86, No. 11, p. 2221~2232

주요 회의 간행물 및 발표

A.T. Fam, **I. Sarkar** & T. Poonen. (2008년 5월). "Area and Power Efficient Mismatched Filters based on Sidelobe Inversion," Proc. IEEE Radar Conference 2008, 이탈리아 로마, 1262~1267

A.T. Fam & **I. Sarkar**. (2007년 12월). "A new class of interlaced complementary codes based on components with unity peak sidelobes," Proc. 7th IEEE International Symposium on Signal Processing and Information Technology (ISSPIT 2007), 이집트 카이로, 464~469

I. Sarkar & A.T. Fam. (2007년 4월). "Factored Mismatched Filters for Compound Barker Codes," IEEE Radar 2007, 매사추세츠 월섬, 541~546

I. Sarkar & A.T. Fam. (2006년 4월). "Multiplicative Mismatched Filter for Optimum Sidelobe Suppression in Barker Codes," with A. T. Fam, Signal Processing, Sensor Fusion and Target Recognition XV, SPIE Defense and Security Symposium, 플로리다 올랜도, 6235, 62351M1~ 62351M10

I. Sarkar & A.T. Fam. (2004년 12월). "The Interlaced Chirp Z Transform," 7th IEEE International Conference on Signal Processing and Communications (SPCOM 2004), Indian Institute of Science, 인도 방갈로르, 46~50